

Области памяти и функции S7-200

Описание	CPU 221	CPU 222	CPU 224	CPU 224XP	CPU 226
Размер программы пользователя с редактированием в режиме RUN без редактирования в режиме RUN	4096 байт	4096 байт	8192 байта	12288 байт	16384 байта
	4096 байт	4096 байт	12288 байт	16384 байта	24576 байт
Размер данных пользователя	2048 байт	2048 байт	8192 байта	10240 байт	10240 байт
Регистр входов образа процесса	I0.0 – I15.7	I0.0 – I15.7	I0.0 – I15.7	I0.0 – I15.7	I0.0 – I15.7
Регистр выходов образа процесса	Q0.0 – Q15.7	Q0.0 – Q15.7	Q0.0 – Q15.7	Q0.0 – Q15.7	Q0.0 – Q15.7
Аналоговые входы (только чтение)	AIW0 – AIW30	AIW0 – AIW30	AIW0 – AIW62	AIW0 – AIW62	AIW0 – AIW62
Аналоговые выходы (только запись)	AQW0 – AQW30	AQW0 – AQW30	AQW0 – AQW62	AQW0 – AQW62	AQW0 – AQW62
Память переменных (V)	VB0 – VB2047	VB0 – VB2047	VB0 – VB8191	VB0 – VB10239	VB0 – VB10239
Локальная память (L) ¹	LB0 – LB63	LB0 – LB63	LB0 – LB63	LB0 – LB63	LB0 – LB63
Битовая память (M)	M0.0 – M31.7	M0.0 – M31.7	M0.0 – M31.7	M0.0 – M31.7	M0.0 – M31.7
Специальная память (SM) Только чтение	SM0.0 – SM179.7 SM0.0 – SM29.7	SM0.0 – SM299.7 SM0.0 – SM29.7	SM0.0 – SM549.7 SM0.0 – SM29.7	SM0.0 – SM549.7 SM0.0 – SM29.7	SM0.0 – SM549.7 SM0.0 – SM29.7
Таймеры	256 (T0 – T255)	256 (T0 – T255)	256 (T0 – T255)	256 (T0 – T255)	256 (T0 – T255)
Задержка включения с запоминанием	1 мс	T0, T64	T0, T64	T0, T64	T0, T64
	10 мс	T1 – T4, and T65 – T68	T1 – T4, and T65 – T68	T1 – T4, and T65 – T68	T1 – T4, and T65 – T68
	100 мс	T5 – T31, and T69 – T95	T5 – T31, and T69 – T95	T5 – T31, and T69 – T95	T5 – T31, and T69 – T95
		T32, T96	T32, T96	T32, T96	T32, T96
Задержка включения/ выключения	1 мс	T33 – T36, and T97 – T100	T33 – T36, and T97 – T100	T33 – T36, and T97 – T100	T33 – T36, and T97 – T100
	10 мс	T37 – T63, and T101 – T255	T37 – T63, and T101 – T255	T37 – T63, and T101 – T255	T37 – T63, and T101 – T255
	100 мс				
Счетчики	C0 – C255	C0 – C255	C0 – C255	C0 – C255	C0 – C255
Скоростные счетчики	HC0 – HC5	HC0 – HC5	HC0 – HC5	HC0 – HC5	HC0 – HC5
Реле управления очередностью (S)	S0.0 – S31.7	S0.0 – S31.7	S0.0 – S31.7	S0.0 – S31.7	S0.0 – S31.7
Аккумуляторные регистры	AC0 – AC3	AC0 – AC3	AC0 – AC3	AC0 – AC3	AC0 – AC3
Переходы/метки	0 – 255	0 – 255	0 – 255	0 – 255	0 – 255
Вызов/Подпрограмма	0 – 63	0 – 63	0 – 63	0 – 63	0 – 127
Программы обработки прерываний	0 – 127	0 – 127	0 – 127	0 – 127	0 – 127
Положительные/ отрицательные фронты	256	256	256	256	256
PID-регуляторы	0 – 7	0 – 7	0 – 7	0 – 7	0 – 7
Порты	Порт 0	Порт 0	Порт 0	Порт 0, Порт 1	Порт 0, Порт 1

¹ LB60 – LB63 зарезервированы пакетом STEP 7-Micro/WIN, версия 3.0 или выше.

STL	Страница	STL	Страница	STL	Страница	STL	Страница	STL	Страница
=	73	AW > =	96	IBCD	99	MOVB	164	RLW	179
+D	140	AW <>	96	INCB	144	MOVD	164	ROUND	99
-D	140	BCDI	99	INCD	144	MOVSR	164	RRB	179
* D	140	BIR	165	INCW	144	MOVW	164	RRD	179
/ D	140	BITIM	196	INVB	161	MUL	142	RRW	179
+I	140	BIW	165	INVD	161	NEXT	169	RTA	103
-I	140	BMB	166	INWV	161	NETR	81	RTS	107
=I	73	BMD	166	ITA	103	NETW	81	S	73
* I	140	BMW	166	ITB	99	NOT	70	SCAT	184
/ I	140	BTI	99	ITD	99	O	70	SCPY	184
+R	140	CALL	204	ITS	107	OB =	96	SCRE	172
-R	140	CEVNT	153	JMP	171	OB > =	96	SCRT	172
*R	140	CFND	187	LBL	171	OB >	96	SEG	99
/R	140	CITIM	196	LD	70	OB <	96	SFND	187
A	70	COS	143	LDB <=	96	OB < =	96	SHRB	181
AB < =	96	CRET	204	LDB =	96	OB <>	96	SI	73
AB =	96	CRETI	153	LDB >=	96	OD <	96	SIN	143
AB >	96	CSCRE	172	LDB >	96	OD < =	96	SLB	179
AB<	96	CTD	113	LDB <	96	OD =	96	SLD	179
AB > =	96	CTU	113	LDB <>	96	OD >	96	SLEN	184
AB <>	96	CTUD	113	LDD >=	96	OD > =	96	SLW	179
AD <	96	DECB	144	LDD <	96	OD <>	96	SPA	95
AD < =	96	DECD	144	LDD <=	96	OI	70	SQRT	143
AD =	96	DECO	112	LDD =	96	OLD	75	SRB	179
AD >	96	DECW	144	LDD >	96	ON	70	SRD	179
AD > =	96	DISI	153	LDD <>	96	ONI	70	SRW	179
AD <>	96	DIV	142	LDI	70	OR=	96	SSCPY	186
AENO	75	DLED	178	LDN	70	OR <	96	STD	110
AI	70	DTA	103	LDNI	70	OR<=	96	STI	110
ALD	75	DTCH	153	LDR=	96	OR >	96	STOP	167
AN	70	DTI	99	LDR <	96	OR >=	96	STR	110
ANDB	162	DTR	99	LDR<=	96	OR <>	96	SWAP	183
ANDD	162	DTS	107	LDR >	96	ORB	162	TAN	143
ANDW	162	ED	70	LDR>=	96	ORD	162	TODR	78
ANI	70	ENCO	112	LDR <>	96	ORW	162	TODRX	78
AR=	96	END	167	LDS	75	OS=	98	TODW	78
AR <	96	ENI	153	LDS=	98	OS<>	98	TODWX	78
AR<=	96	EU	70	LDS<>	98	OW <	96	TOF	196
AR >	96	EXP	143	LDW <=	96	OW < =	96	TON	196
AR>=	96	FIFO	190	LDW <	96	OW =	96	TONR	196
AR <>	96	FILL	192	LDW =	96	OW >	96	TRUNC	99
AS=	98	FND <	193	LDW >	96	OW > =	96	WDR	167
AS<>	98	FND <>	193	LDW >=	96	OW <>	96	XMT	86
ATCH	153	FND =	193	LDW <>	96	PID	145	XORB	162
ATH	103	FND >	193	LIFO	190	PLS	133	XORD	162
ATT	189	FOR	169	LN	143	R	73	XORW	162
AW <	96	GPA	95	LPP	75	RCV	86		
AW < =	96	HDEF	118	LPS	75	RI	73		
AW=	96	HSC	118	LRD	75	RLB	179		
AW >	96	HTA	103	LSCR	172	RLD	179		